

**КАРТОЧКА ВАКАНСИИ № 58-2024**

<b>организация</b>	Федеральное государственное бюджетное учреждение науки Институт системного программирования им. В.П. Иванникова Российской академии наук
<b>начало приема заявок</b>	<b>23.10.2024 в 21 часов 00 минут</b>
<b>окончание приема заявок</b>	<b>12.11.2024 в 21 часов 00 минут</b>
<b>дата проведения конкурса</b>	<b>13.11.2024 в 11 часов 00 минут</b>
<b>место проведение конкурса</b>	Федеральное государственное бюджетное учреждение науки Институт системного программирования им. В.П. Иванникова Российской академии наук по адресу: ул. Александра Солженицына, д. 25, г. Москва
<b>должность</b>	заведующий лаборатории Технологий проектирования цифровой аппаратуры
<b>отрасль науки</b>	компьютерные и информационные науки
<b>деятельность</b>	проведение исследований; формирование научного коллектива
<b>трудовые функции</b>	постановка задач исследования научному коллективу; выполнение отдельных заданий в рамках решения задач исследования
<b>трудовые действия</b>	Организует выполнение научно-исследовательских работ, предусмотренных для подразделения в тематическом плане института, и определяет перспективы их развития по соответствующей области знаний, выбирает методы и средства проведения исследований и разработок, пути решения поставленных перед подразделением научных и технических задач. Направления работ - разработка и исследование методов логического синтеза цифровых интегральных схем, включая: методы трансляции HDL-описаний (языки: Verilog IEEE 1364-2005, SystemVerilog IEEE 1800-2017, Liberty, SDC) и генерации логических схем для операций уровня регистровых передач, методы технологически независимой оптимизации схем в разных промежуточных базисах (AIG, And-Inverter Graph; XAG, Xor-And-Inverter Graph; MIG, Majority-Inverter Graph; XMG, Xor-Majority-Inverter Graph), методы технологического отображения и технологически зависимой оптимизации (критерии: площадь, задержка, энергопотребление), методы оптимизации временных характеристик последовательностных схем (retiming), методы проверки логической эквивалентности (LEC, Logic Equivalence Checking), методы машинного обучения и их применение к задачам логического синтеза и оптимизации схем (модели прогнозирования характеристик интегральных схем, модели построения стратегий оптимизации на основе обучения с подкреплением); разработка программных модулей интеллектуального маршрута проектирования цифровых интегральных схем на основе открытой САПР OpenLane/OpenROAD. Осуществляет научное руководство подразделения
<b>регион</b>	г. Москва
<b>требования к кандидату</b>	кандидат физико-математических наук
<b>вакансия для выпускников</b>	нет
<b>результаты интеллектуальной деятельности</b>	наличие научных трудов или авторских свидетельств на изобретения

<b>использование результатов интеллектуальной деятельности</b>	
<b>ученая степень и звание</b>	кандидат физико-математических наук
<b>опыт развития организации</b>	
<b>ЗАРАБОТНАЯ ПЛАТА</b>	
<b>должностной оклад</b>	45 510 руб.
<b>ставка</b>	1
<b>стимулирующие выплаты</b>	0 руб.
<b>ежемесячное премирование</b>	0 руб.
<b>годовое премирование</b>	0 руб.
<b>условия премирования</b>	
<b>УСЛОВИЯ ТРУДОВОГО ДОГОВОРА</b>	
<b>срок трудового договора</b>	на неопределенный срок
<b>срок, по результатам которого проводится аттестация</b>	5 лет
<b>СОЦИАЛЬНЫЙ ПАКЕТ</b>	
<b>жилье</b>	нет
<b>проезд</b>	нет
<b>отдых</b>	ежегодный отпуск
<b>медицинское обслуживание и страхование от несчастных случаев на производстве</b>	нет
<b>стажировки и повышение квалификации</b>	нет
<b>контактное лицо</b>	секретарь комиссии
<b>фамилия, имя, отчество</b>	Кузнецова Зинаида Сергеевна
<b>e-mail</b>	Kuznetsova@ispras.ru
<b>телефон</b>	+7(495) 912-44-25
<b>дополнительно</b>	

Для участия в конкурсе претенденту необходимо разместить на портале вакансий «<http://ученые-исследователи.рф>» заявку, содержащую:

- а) фамилию, имя и отчество (при наличии) претендента;
- б) дату рождения претендента;
- в) сведения о высшем образовании и квалификации, ученой степени (при наличии) и ученом звании (при наличии);
- г) сведения о стаже и опыте работы;
- д) сведения об отрасли (области) наук, в которых намерен работать претендент;
- е) перечни ранее полученных основных результатов (число публикаций по вопросам профессиональной деятельности, количество результатов интеллектуальной деятельности и сведения об их использовании, количество грантов и (или) договоров на выполнение научно-исследовательских работ, опытно-конструкторских и технологических работ, включая международные проекты, в выполнении которых участвовал претендент, численность лиц, освоивших программы подготовки научно-педагогических кадров в аспирантуре, успешно защитивших научно-квалификационную работу (диссертацию) на соискание ученой степени кандидата наук, руководство которыми осуществлял претендент, и т.д.).

Претендент вправе разместить на портале вакансий автобиографию и иные материалы, которые наиболее полно характеризуют его квалификацию, опыт и результативность.

Размещенная претендентом на портале вакансий заявка автоматически направляется на рассмотрение секретарю конкурсной комиссии на адрес электронной почты.